

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representation of
The original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

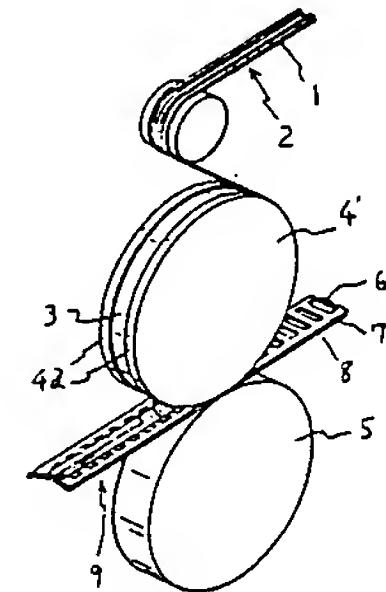
**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

(54) MANUFACTURE OF MULTIPLE BUNDLE SLIDE BRUSH MATERIAL

(11) 3-114165 (A) (43) 15.5.1991 (19) JP
 (21) Appl. No. 64-252874 (22) 28.9.1989
 (71) TANAKA KIKINZOKU KOGYO K.K. (72) SHINICHIRO SHIMURA(1)
 (51) Int. Cl^s. H01R43/12, B23K11/06, H01C17/00

PURPOSE: To obtain brush contact with high dimensional accuracy by electrically insulating the two-side outer circumferential surfaces of a flat groove in a roll electrode on which a bundle of wires is wound, applying a seam welding while the current flows only in the bundle and sashes of a window-equipped band-shaped base, and thereby preventing curving of an intermediate product for slide brushes due to electric heating of the left and right side edges of each window formed in the band-shaped base.

CONSTITUTION: A bundle 2 of twenty horizontally aligned brush wires 1 is wound around a flat groove 3 having the same width as the bundle 2 formed in a roll electrode 4', wherein the two-side outer circumferential surfaces of the groove 3 are coated for electric insulation with Al_2O_3 film 4a. Then the bundle of wires is fed. A ladder-shaped band-shaped base 7 with windows 6 provided at a constant pitch is fed in the same direction on another roll electrode 5 having flat periphery facing the first named roll electrode 4'. The bundle 2 is seam welded to the sashes 8 of the band-shaped base 7 one after another with current feed under pressurization by the two roll electrodes 4', 5. Thus, an intermediate product 9 for slide brushes is yielded.

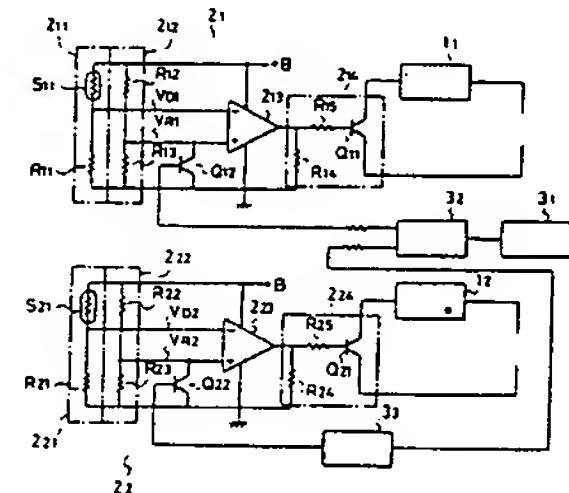


(54) HEATER CONTROL DEVICE

(11) 3-114166 (A) (43) 15.5.1991 (19) JP
 (21) Appl. No. 64-253554 (22) 28.9.1989
 (71) TOSHIBA CORP (72) KINJI NOMURA
 (51) Int. Cl^s. H05B3/00, H02J13/00

PURPOSE: To provide satisfactory response to the current situation even though an unregulated power supply with the power generation amount relatively restricted is used as a power supply by changing over heater circuits into the power supplying condition alternately on the time-division basis by the use of a power control means while they are controlled to optimum temp. by respective temp. control means.

CONSTITUTION: Each of the heater circuits 1_1 , 1_2 is equipped with a heater or heaters, wherein the heaters in the case of plurality are connected parallelly. The heater circuits 1_1 , 1_2 are equipped with respective temp. control circuits 2_1 , 2_2 . The heater circuits 1_1 , 1_2 are connected with a bus power supply by a power control circuit 3 alternately on the time-division basis while they are controlled to optimum temps. by their respective temp. control circuits 2_1 , 2_2 , so that the temp. control and power control can be done well balanced, which should provide satisfactory response to the situation even though an unregulated power supply with the power generation amount relatively restricted is used as a power supply.



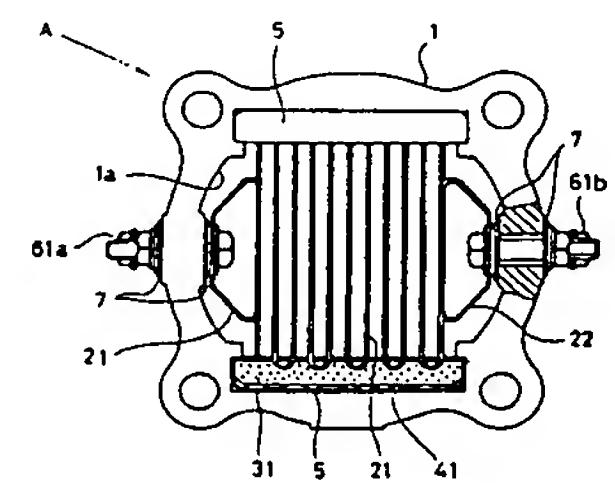
3₁: distributor, 3₂: pulse generator, 3₃: inverter circuit

(54) SUCTION GAS PREHEATING DEVICE OF INTERNAL COMBUSTION ENGINE

(11) 3-114167 (A) (43) 15.5.1991 (19) JP
 (21) Appl. No. 64-253494 (22) 28.9.1989
 (71) NGK SPARK PLUG CO LTD (72) ISAO MATSUOKA(1)
 (51) Int. Cl^s. H05B3/12, F02M31/135

PURPOSE: To provide a suction gas preheating device which ensures a large power in the initial period of current feeding, wherein load on the battery is lesser even though the preheating time is prolonged, by using a heat emitting device consisting of a series circuitry of No.1 heat emitting element having a small thermal coefficient of resistance mainly containing nickel chromium or Fe-chromium and No.2 heat emitting element having a large thermal coefficient of resistance mainly containing Ni or Fe.

CONSTITUTION: In a hole 1a in the body 1, No.1 heat emitting element 21 and No.2 heat emitting element 22 made of different materials are arranged in series to the suction gas passage. The No.1 element 21 is made from a heat emitting material mainly containing Fe-chromium with the thermal coefficient of resistance small, while the No.2 element 22 is made from a heat emitting material mainly containing Fe with the thermal coefficient of resistance large. The electric resistance value of the No.1 heat emitting element is set high, and a large current is given in the initial period of current feeding so as to shorten the preheating time. Further, the electric resistance of the No.2 heat emitting element becomes several times as great with the rise of the temperature even though the heat emission peak temp. in the initial period is heightened, and the amperage is decreased and the temp. of heat emitting element is suppressed to the proper temp. range, which reduces the burden on the battery due to current feed for a long period of time.



⑩日本国特許庁(JP) ⑪特許出願公開
⑫公開特許公報(A) 平3-114166

⑬Int.Cl.³ 識別記号 庁内整理番号 ⑭公開 平成3年(1991)5月15日
H 05 B 3/00 370 7719-3K
H 02 J 13/00 311 T 2116-5G

審査請求 未請求 請求項の数 3 (全5頁)

⑮発明の名称 ヒータ制御装置

⑯特 願 平1-253554
⑰出 願 平1(1989)9月28日

⑱発明者 野村 欣司 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝小向工場内

⑲出願人 株式会社東芝 神奈川県川崎市幸区堀川町72番地

⑳代理人 弁理士 鈴江 武彦 外3名

明細書

1. 発明の名称

ヒータ制御装置

2. 特許請求の範囲

(1)複数個のヒータをグループ化して構成される複数のヒータ回路と、各ヒータ回路毎に設けられ、各ヒータ回路の構成するヒータの温度制御領域内の温度を検出し、その検出値と基準値とを比較して、検出値が基準値に達しないなければ対応するヒータ回路を電源に接続し、基準値以上となるとき当該ヒータ回路を電源から切り離して前記温度制御領域の温度を制御する複数の温度制御手段と、これら複数の温度制御手段を時分割で順に動作状態に切替設定して複数のヒータ回路の電力供給状態を制限する電力制御手段とを具備するヒータ制御装置。

(2)前記電力制御手段は、前記複数の温度制御手段の各基準値を順に段階レベルに切替設定することを特徴とする請求項(1)記載のヒータ制御装置。

(3)前記電力制御手段は、前記複数のヒータ回路、

複数の温度制御手段が2系統であるとき、1つのバルス信号を2分配し、一方はそのまま、他方は反転させて各温度制御手段に供給し、交互に動作状態とするようにしたことを特徴とする請求項(1)記載のヒータ制御装置。

3. 発明の詳細な説明

[発明の目的]

(産業上の利用分野)

この発明は、例えば比較的発生電力量に制約のあるアンレギ電源を搭載した人工衛星の熱制御ヒータのコントロールに用いられ、電力的、熱的にいすれともバランスの取れた熱制御を行うヒータ制御装置に関する。

(従来の技術)

従来の人工衛星では、発熱量が比較的安定しており、電源のリギュレーションも日照時と歟時との変動幅が少ないため、衛星全体の熱制御について、全てのヒータを同時にコントロールしている。一方、人工衛星は大型化の傾向にあり、使用電力量の増大が電源の大型化、重量増大を余儀

なくしている。このため、衛星の重量を軽減するようアンレギ方式の電源が使用されるが、該時の熱容量を確保するために熱制御用のヒータには大容量のものを使用しなければならない。したがって、人工衛星に用いられる熱制御用のヒータには、電力的、熱的のいずれともバランスの取れた熱制御を行うことが要求される。

(発明が解決しようとする課題)

以上述べたように従来のヒータ制御装置では、電源に比較的発生電力量に制約のあるアンレギ方式のものが使用されている場合、電力的、熱的のいずれともバランスの取れた熱制御を行うことが要求される。

この発明は上記の課題を解決するためになされたもので、アンレギ電源を使用しての熱制御を、電力的、熱的のいずれともバランスの取れた状態で行うことのできるヒータ制御装置を提供することを目的とする。

ま、他方は反転させて各温度制御手段に供給し、交互に動作状態とすることを特徴とする。

(作用)

上記構成によるヒータ制御装置では、各ヒータ回路をそれぞれ対応する温度制御手段によって最適温度に制御しながら、当該ヒータ回路を電力制御手段によって時分割で交互に電力供給状態に切り替えるので、温度制御と電力制御をバランスよく同時に行うことができ、電源として比較的電力発生量の制限されたアンレギ電源が使用されても、十分対応できるようになる。

(実施例)

以下、図面を参照してこの発明の一実施例を説明する。

第1図はその構成を示すもので、1₁、1₂はヒータ回路である。ヒータ回路1₁、1₂はいずれも1個または複数個のヒータを備え、複数個の場合は各ヒータをそれぞれ並列接続して構成してある。各ヒータ回路1₁、1₂に対し、それぞれ

[発明の構成]

(課題を解決するための手段)

上記目的を達成するためにこの発明に係るヒータ制御装置は、複数個のヒータをグループ化して構成される複数のヒータ回路と、各ヒータ回路毎に設けられ、各ヒータ回路の構成するヒータの温度制御領域内の温度を検出し、その検出値と基準値とを比較して、検出値が基準値に達していないければ対応するヒータ回路を電源に接続し、基準値以上となるとき当該ヒータ回路を電源から切り離して前記温度制御領域の温度を制御する複数の温度制御手段と、これら複数の温度制御手段を時分割で順に動作状態に切替設定して複数のヒータ回路の電力供給状態を制限する電力制御手段とを具備することを特徴とする。

具体的には、前記電力制御手段は、前記複数の温度制御手段の各基準値を順に接地レベルに切替設定することを特徴とする。また、前記複数のヒータ回路、複数の温度制御手段が2系統であるとき、1つのパルス信号を2分配し、一方はそのまま

温度制御回路2₁、2₂が設けられる。各温度制御回路2₁、2₂は、温度検出回路2₁₁、2₂₁、基準電圧生成回路2₁₂、2₂₂、コンバレータ2₁₃、2₂₃、スイッチ回路2₁₄、2₂₄で構成される。

各温度検出回路2₁₁、2₂₁はそれぞれ温度検出用のサーミスタS₁₁、S₂₁と抵抗R₁₁、R₂₁とを直列接続し、その両端を+B電源に接続して構成され、それぞれS₁₁とR₁₁、S₂₁とR₂₁との接続点から検出電圧V_{D1}、V_{D2}を取り出すものである。各サーミスタS₁₁、S₂₁は温度によって抵抗値が変化するもので（ここでは温度上昇に伴って抵抗値が下がるものとする）、対応するヒータ回路1₁、1₂の温度制御領域内に設置される。すなわち、上記検出電圧V_{D1}、V_{D2}はヒータ回路1₁、1₂の温度制御領域内の温度変化に応じて変化する。この検出電圧V_{D1}、V_{D2}はそれぞれコンバレータ2₁₃、2₂₃の（-）入力端に供給される。上記基準電圧生成回路2₁₂、2₂₂はそれぞれ抵抗R₁₂とR₁₃、R₂₂とR₂₃で構成される直列回路により+B電源電圧を分圧して基準電圧V_{R1}、V_{R2}

を生成するもので、この基準電圧 V_{s1} , V_{s2} はそれぞれコンパレータ 2_{11} , 2_{21} の (+) 入力端に供給される。

各コンパレータ 2_{11} , 2_{21} はそれぞれ (-) 入力端からの検出電圧 V_{D1} , V_{D2} が (+) 入力端からの基準電圧 V_{s1} , V_{s2} に達しないときその出力をハイレベルとし、基準電圧 V_{s1} , V_{s2} 以上となったときローレベルとするもので、各の出力はそれぞれスイッチ回路 2_{14} , 2_{24} に供給される。各スイッチ回路 2_{14} , 2_{24} はそれぞれ抵抗 R_{11} と R_{12} , R_{21} と R_{22} によるバイアス回路及びヒータ回路 1_{11} , 1_{21} をバス電源に接続するためのスイッチングトランジスタ Q_{11} , Q_{21} で構成され、コンパレータ 2_{11} , 2_{21} の出力がハイレベルのときトランジスタ Q_{11} , Q_{21} をオンしてヒータ回路 1_{11} , 1_{21} をバス電源に接続し、ローレベルのとき Q_{11} , Q_{21} をオフして、ヒータ回路 1_{11} , 1_{21} をバス電源が切り離すようになっている。

上記温度制御回路 2_{11} , 2_{21} は電力制御回路 3 によってその動作状態が制御される。電力制御回

路 3 はパルス発生器 3_1 で発生されるパルス信号を分配器 3_2 で 2 分配し、一方のパルス信号を温度制御回路 2_{11} 内に設けたスイッチングトランジスタ Q_{12} のベースに供給し、他方のパルス信号を反転回路 3_3 で反転した後、ヒータ電源回路 2_{12} 内に設けたスイッチングトランジスタ Q_{22} のベースに供給するようになっている。各スイッチングトランジスタ Q_{12} , Q_{22} はベース入力がハイレベルのときオン状態となって、コンパレータ 2_{11} , 2_{21} の (+) 入力端を短絡させるものである。

上記構成において、以下その動作について説明する。

まず、温度制御回路 2_{11} において、トランジスタ Q_{12} がオフ状態である場合、温度検出回路 2_{11} から出力される温度検出電圧 V_{D1} は、ヒータ回路 1_{11} の温度制御領域内に設置されたサーミスター S_{11} の抵抗値変化により、その周囲の温度に応じて変化する。そこで、この検出電圧 V_{D1} をコンパレータ 2_{11} にて基準電圧生成回路 2_{12} からの基準電圧 V_{s1} と比較する。ここで、 $V_{D1} < V_{s1}$ であれ

ば、コンパレータ 2_{11} からハイレベルの信号が出力され、スイッチ回路 2_{14} のトランジスタ Q_{11} がオン状態となり、ヒータ回路 1_{11} にバス電源が接続される。このため、ヒータ加熱状態となって温度制御領域内の温度が上昇するようになる。

その後、 $V_{D1} \geq V_{s1}$ となれば、コンパレータ 2_{11} からローレベルの信号が出力され、スイッチ回路 2_{14} のトランジスタ Q_{11} がオフ状態となり、ヒータ回路 1_{11} からバス電源が切り離される。このため、ヒータ加熱が中断されて温度制御領域内の温度が低下するようになる。すなわち、基準電圧生成回路 2_{12} から出力される基準電圧 V_{s2} が最適温度で V_{D1} に一致するように抵抗 R_{12} , R_{21} を選定しておけば、ヒータ回路 1_{11} の温度制御領域を最適温度に維持することができる。

同様に、温度制御回路 2_{21} において、トランジスタ Q_{22} がオフ状態である場合、温度検出回路 2_{21} から出力される温度検出電圧 V_{D2} はコンパレータ 2_{21} にて基準電圧生成回路 2_{22} からの基準電圧 V_{s2} と比較され、 $V_{D2} < V_{s2}$ であれば、コンパ

レータ 2_{21} , スイッチ回路 2_{24} を通じてヒータ回路 1_{21} にバス電源が接続され、ヒータ加熱状態となって温度制御領域内の温度が上昇するようになる。その後、 $V_{D2} \geq V_{s2}$ となれば、ヒータ回路 1_{21} からバス電源が切り離され、ヒータ加熱が中断されて温度制御領域内の温度が低下するようになる。すなわち、基準電圧生成回路 2_{22} から出力される基準電圧 V_{s1} が最適温度で V_{D2} に一致するように抵抗 R_{12} , R_{21} を選定しておけば、ヒータ回路 1_{21} の温度制御領域を最適温度に維持することができる。

上記の温度制御回路 2_{11} , 2_{21} に対し、電力制御回路 3 では、パルス発生器 3_1 で発生されたパルス信号が分配器 3_2 で 2 分配され、一方が温度制御回路 2_{11} 内に設けたスイッチングトランジスタ Q_{12} のベースに供給され、他方のパルス信号が反転回路 3_3 で反転された後、ヒータ電源回路 2_{12} 内に設けたスイッチングトランジスタ Q_{22} のベースに供給される。このため、各スイッチングトランジスタ Q_{12} , Q_{22} は互いに交互にオン状態

となって、コンパレータ $2_{11}, 2_{12}$ の(+)入力端を短絡し、当該(+)入力端に供給される基準電圧 V_{B1}, V_{B2} を接地レベルとする。このように V_{B1}, V_{B2} が接地レベルとなれば、サーミスター S_{11}, S_{21} の抵抗値がどんな値となっても検出電圧 V_{D1}, V_{D2} が V_{B1}, V_{B2} 以下に下がることはないので、トランジスタ Q_{11}, Q_{21} は常にオフとなり、ヒータ回路 $1_{11}, 1_{12}$ には電力が供給されない。

したがって、上記構成によるヒータ制御装置では、ヒータ回路 $1_{11}, 1_{12}$ をそれぞれ対応する温度制御回路 $2_{11}, 2_{12}$ によって最適温度に制御しながら、当該ヒータ回路 $1_{11}, 1_{12}$ を電力制御回路 3 によって時分割で交互にバス電源に接続するので、温度制御と電力制御をバランスよく同時に行うことができ、電源として比較的電力発生量の制限されたアンレギ電源が使用されても、十分対応できるようになる。

尚、上記実施例では、電力制御手段として、各温度制御回路 $2_{11}, 2_{12}$ のコンパレータ $2_{11},$

2_{12} の(+)入力端を短絡して電力供給を中断するようとしたが、この発明はこれに限らず、例えばコンパレータ $2_{11}, 2_{12}$ 自体の動作を停止させたり、直接トランジスタ Q_{11}, Q_{21} をオフさせるようとしてもよいことはもちろんである。また、2系統に限らず、ヒータ回路が3系統以上あっても、それぞれに温度制御回路を設け、各温度制御回路を時分割で順に動作状態に制御すれば、同様に実施可能である。

【発明の効果】

以上のようにこの発明によれば、アンレギ電源を使用しての熱制御を、電力的、熱的のいずれともバランスの取れた状態で行うことのできるヒータ制御装置を提供することができる。

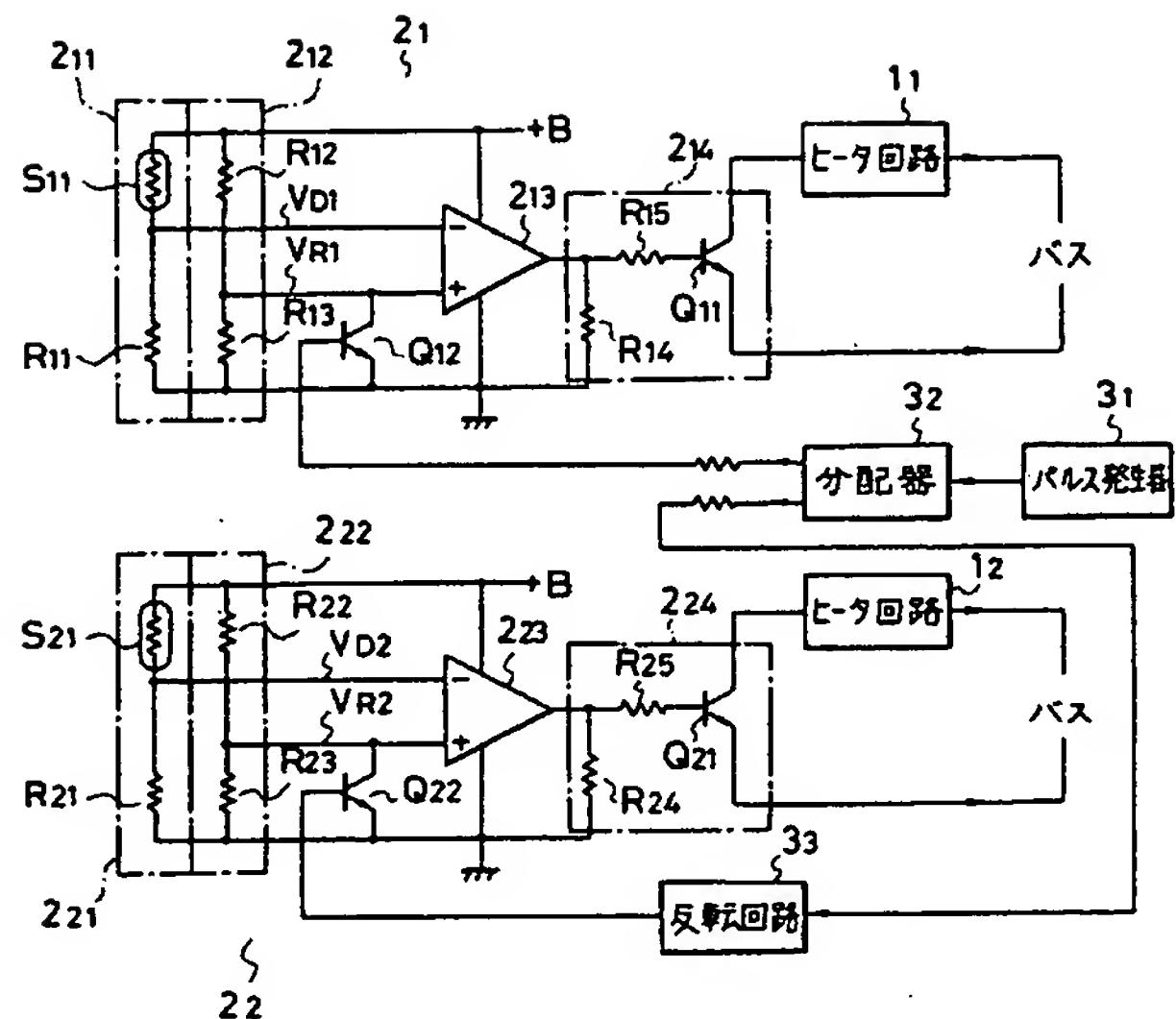
4. 図面の簡単な説明

第1図はこの発明に係るヒータ電源制御装置の一実施例を示すブロック回路図である。

$1_{11}, 1_{12} \cdots$ ヒータ回路、 $2_{11}, 2_{12} \cdots$ 温度制御回路、 $2_{21}, 2_{22} \cdots$ 温度検出回路、 $2_{31}, 2_{32} \cdots$ 基準電圧生成回路、 $2_{41}, 2_{42} \cdots$ コンバ

レータ、 $2_{43}, 2_{44} \cdots$ スイッチ回路、 $V_{D1}, V_{D2} \cdots$ 検出電圧、 $V_{B1}, V_{B2} \cdots$ 基準電圧、 $3 \cdots$ 電力制御回路、 $3_1 \cdots$ パルス発生器、 $3_2 \cdots$ 分配器、 $3_3 \cdots$ 反転回路。

出願人代理人弁理士 鈴江 武彦



第一回